IN THE U.S. PATENT AND TRADEMARK OFFICE

In re application of: Takashi HORIKAWA

Conf.:

Appl. No.:

عرالحمد الر

NEW NON-PROVISIONAL

Group:

Filed:

January 15, 2004

Title:

Examiner: SYSTEM PERFORMANCE PREDICTION MECHANISM

AND METHOD BASED ON SOFTWARE COMPONENT

PERFORMANCE MEASUREMENTS

CLAIM TO PRIORITY

Assistant Commissioner for Patents P.O. Box 1450

January 15, 2004

Alexandria, VA 22313-1450

Sir:

Applicant(s) herewith claim(s) the benefit of the priority filing date of the following application(s) for the above-entitled U.S. application under the provisions of 35 U.S.C. § 119 and 37 C.F.R. § 1.55:

Country

Application No.

Filed

JAPAN

2003-008936

January 17, 2003

Certified copy(ies) of the above-noted application(s) is(are) attached hereto.

Respectfully submitted,

Remort Castes

YOUNG & THOMPSON

Benoit Castel, Reg. No. 35,041

745 South 23rd Street Arlington, VA 22202

BC/ia

Telephone (703) 521-2297

Attachment(s): 1 Certified Copy(ies)

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 1月17日

出 願 番 号 Application Number:

特願2003-008936

[ST. 10/C]:

[JP2003-008936]

出 願 人
Applicant(s):

日本電気株式会社

2003年12月 3日

特許庁長官 Commissioner, Japan Patent Office 今井康



ページ: 1/E

【書類名】 特許願

【整理番号】 49200236

【あて先】 特許庁長官殿

【国際特許分類】 G06F 11/30

G06F 17/60

【発明者】

【住所又は居所】 東京都港区芝五丁目7番1号 日本電気株式会社内

【氏名】 堀川 隆

【特許出願人】

【識別番号】 000004237

【氏名又は名称】 日本電気株式会社

【代理人】

【識別番号】 100088890

【弁理士】

【氏名又は名称】 河原 純一

【手数料の表示】

【予納台帳番号】 009690

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9001717

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測方式および方法

【特許請求の範囲】

【請求項1】複数のソフトウェア・コンポーネントを組み合わせる手法で構築されるシステムのシステム性能予測方式において、

システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量 を予め測定して性能データベースに蓄えるコンポーネント性能測定手段と、

システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を 考慮して前記性能データベースを検索した結果から予測するトランザクション性 能予測手段と、

前記トランザクション性能予測手段により予測されたトランザクションのシステム資源使用量をシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測するシステム性能予測手段と

を有することを特徴とするソフトウェア・コンポーネントの性能測定を基にした システム性能予測方式。

【請求項2】前記コンポーネント性能測定手段が、テスト・ドライバ内に挿入され測定対象コンポーネントで発生したイベントを検出するアプリケーション・プローブとオペレーティング・システム内に挿入され測定対象システムで発生したイベントを検出するカーネル・プローブとを併用した測定によって得られるイベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項1記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式。

【請求項3】前記コンポーネント性能測定手段が、オペレーティング・システム等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項1記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式。

2/

【請求項4】前記システム性能予測手段が、システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項1,請求項2または請求項3記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式。

【請求項5】前記システム性能予測手段が、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項1,請求項2,請求項3または請求項4記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式。

【請求項6】前記システム資源使用量が、CPU使用時間であることを特徴とする請求項1,請求項2,請求項3,請求項4または請求項5記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式。

【請求項7】複数のソフトウェア・コンポーネントを組み合わせる手法で構築されるシステムのシステム性能予測方法において、

システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量 を予め測定して性能データベースに蓄える工程と、

システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を 考慮して性能データベースを検索した結果から予測する工程と、

予測されたトランザクションのシステム資源使用量をシステム性能予測モデルに

入力することによりシステム全体のシステム資源使用量を予測する工程と を含むことを特徴とするソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法。

【請求項8】前記ソフトウェア・コンポーネントのシステム資源使用量を測定する工程では、テスト・ドライバ内に挿入され測定対象コンポーネントで発生したイベントを検出するアプリケーション・プローブとオペレーティング・システム内に挿入され測定対象システムで発生したイベントを検出するカーネル・プローブとを併用した測定によって得られるイベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項7記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法

【請求項9】前記ソフトウェア・コンポーネントのシステム資源使用量を測定する工程では、オペレーティング・システム等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項7記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法。

【請求項10】前記システム全体のシステム資源使用量を予測する工程では、システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項7、請求項8または請求項9記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法。

【請求項11】前記システム全体のシステム資源使用量を予測する工程では、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステ

4/

ム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項7,請求項8,請求項9または請求項10記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法。

【請求項12】前記システム資源使用量が、CPU使用時間であることを特徴とする請求項7,請求項8,請求項9,請求項10または請求項11記載のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法。

【請求項13】コンピュータを、システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量を予め測定して性能データベースに蓄えるコンポーネント性能測定手段、システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を考慮して前記性能データベースを検索した結果から予測するトランザクション性能予測手段、および前記トランザクション性能予測手段により予測されたトランザクションのシステム資源使用量をシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測するシステム性能予測手段として機能させるためのプログラム。

【請求項14】前記コンポーネント性能測定手段が、テスト・ドライバ内に挿入され測定対象コンポーネントで発生したイベントを検出するアプリケーション・プローブとオペレーティング・システム内に挿入され測定対象システムで発生したイベントを検出するカーネル・プローブとを併用した測定によって得られるイベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項13記載のプログラム。

【請求項15】前記コンポーネント性能測定手段が、オペレーティング・システム等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする請求項13記載のプログラム。

【請求項16】前記システム性能予測手段が、システムで処理することになるト

ランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項13,請求項14または請求項15記載のプログラム。

【請求項17】前記システム性能予測手段が、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする請求項13,請求項14,請求項15または請求項16記載のプログラム。

【請求項18】前記システム資源使用量が、CPU使用時間であることを特徴とする請求項13,請求項14,請求項15,請求項16または請求項17記載のプログラム。

【発明の詳細な説明】

$[0\ 0\ 0\ 1\]$

【発明の属する技術分野】

本発明はソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測 方式に関し、特に複数のソフトウェア・コンポーネントを組み合わせる手法で構 築されるシステムにおけるソフトウェア・コンポーネントの性能測定を基にした システム性能予測方式に関する。

[0002]

【従来の技術】

従来のシステム構築においては、設計初期の段階で性能面の机上検討もしくはプ

6/

ロトタイプ・システムを構築しての性能測定が行われることはあったが、開発途中のシステムを測定しての性能評価が実施されることは稀であった。ほとんどの場合、開発システムの性能評価は、システム全体が動作し始める結合テスト段階になって初めて実施されていた(例えば、特許文献1参照)。

[0003]

一方、システム構築における性能評価(予測)の方法論としては、プログラム実行に必要なシステム資源使用量を見積もり可能な程度にソフトウェア実行を分割した上で、各処理ステップについて見積もったシステム資源使用量からシステム性能を予測する手法が示されている(例えば、非特許文献1参照)。

[0004]

【特許文献1】

特開2002-108656号公報(第8-10頁、図1参照)

【非特許文献1】

Connie

U. Smith, Software Performance Engineering, pp157-224, Addison-Wesley, R eading, MA

[0005]

【発明が解決しようとする課題】

上述したように、従来の前者の技術では、開発システムの性能評価は、ほとんどの場合、システム全体が動作し始める結合テスト段階になって初めて実施されていたため、ここで性能問題が発見されても、対応時間が制限されてしまうので、システムの基本アーキテクチャの変更といった大がかりな対応は不可能であり、効果の薄い小手先の対応しかできないという問題点があった。このため、場合によっては、性能が十分に改善できず、納期遅れやシステムインテグレーションベンダによるハードウエアの無償増強によって対応するといった事態も生じていた

[0006]

また、従来の後者の技術では、処理ステップ毎のシステム性能は、ソフトウェア 開発者が見積もる方法が中心であり、系統だった性能測定についてはできないと いう問題点があった。

[0007]

本発明の目的は、複数のソフトウェア・コンポーネントを組み合わせる手法(コンポーネント・ベース)で構築されるシステム全体の性能を評価する方法として、全ソフトウェア・コンポーネントが組み合わされた状態のシステム資源使用量を測定するのではなく、個々のソフトウェア・コンポーネントのシステム資源使用量を予め測定しておき、システム全体のシステム資源使用量を既に測定されたソフトウェア・コンポーネントのシステム資源使用量を組み合わせて予測することで可能とするソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式および方法を提供することにある。

[0008]

【課題を解決するための手段】

本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、複数のソフトウェア・コンポーネントを組み合わせる手法で構築されるシステムのシステム性能予測方式において、システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量を予め測定して性能データベースに蓄えるコンポーネント性能測定手段と、システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を考慮して前記性能データベースを検索した結果から予測するトランザクション性能予測手段と、前記トランザクション性能予測手段により予測されたトランザクションのシステム資源使用量をシステム性能予測手段により予測されたトランザクションのシステム資源使用量をシステム性能予測手段により予測されたトランザクションのシステム資源使用量を予測するシステム性能予測手段とを有することを特徴とする。

[0009]

また、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性 能予測方式は、前記コンポーネント性能測定手段が、テスト・ドライバ内に挿入 され測定対象コンポーネントで発生したイベントを検出するアプリケーション・ プローブとオペレーティング・システム内に挿入され測定対象システムで発生し たイベントを検出するカーネル・プローブとを併用した測定によって得られるイ ベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする。

[0010]

さらに、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測方式は、前記コンポーネント性能測定手段が、オペレーティング・シス テム等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用してソ フトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする。

$[0\ 0\ 1\ 1]$

さらにまた、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、前記システム性能予測手段が、システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

$[0\ 0\ 1\ 2]$

また、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、前記システム性能予測手段が、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

$[0\ 0\ 1\ 3]$

さらに、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測方式は、前記システム資源使用量が、CPU使用時間であることを特徴 とする。

[0014]

一方、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法は、複数のソフトウェア・コンポーネントを組み合わせる手法で構築されるシステムのシステム性能予測方法において、システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量を予め測定して性能データベースに蓄える工程と、システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を考慮して性能データベースを検索した結果から予測する工程と、予測されたトランザクションのシステム資源使用量をシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測する工程とを含むことを特徴とする。

[0015]

また、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法は、前記ソフトウェア・コンポーネントのシステム資源使用量を測定する工程では、テスト・ドライバ内に挿入され測定対象コンポーネントで発生したイベントを検出するアプリケーション・プローブとオペレーティング・システム内に挿入され測定対象システムで発生したイベントを検出するカーネル・プローブとを併用した測定によって得られるイベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする。

[0016]

さらに、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測方法は、前記ソフトウェア・コンポーネントのシステム資源使用量を測 定する工程では、オペレーティング・システム等の基本ソフトウェアが提供する システム資源使用量計測機能を利用してソフトウェア・コンポーネントのシステ ム資源使用量を求めることを特徴とする。

[0017]

さらにまた、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法は、前記システム全体のシステム資源使用量を予測する工程で

は、システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

[0018]

また、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方法は、前記システム全体のシステム資源使用量を予測する工程では、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

[0019]

さらに、本発明のソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測方法は、前記システム資源使用量が、CPU使用時間であることを特徴 とする。

[0020]

他方、本発明のプログラムは、コンピュータを、システムを構成する個々のソフトウェア・コンポーネントのシステム資源使用量を予め測定して性能データベースに蓄えるコンポーネント性能測定手段,システムで処理することになるトランザクションのシステム資源使用量を該トランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求を考慮して前記性能データベースを検索した結果から予測するトランザクション性能予測手段,および前記トランザクション性能予測手段により予測されたトランザクションのシステム資源使用量をション性能予測手段により予測されたトランザクションのシステム資源使用量をシ

ステム性能予測モデルに入力することによりシステム全体のシステム資源使用量 を予測するシステム性能予測手段として機能させることを特徴とする。

[0021]

また、本発明のプログラムは、前記コンポーネント性能測定手段が、テスト・ドライバ内に挿入され測定対象コンポーネントで発生したイベントを検出するアプリケーション・プローブとオペレーティング・システム内に挿入され測定対象システムで発生したイベントを検出するカーネル・プローブとを併用した測定によって得られるイベント・トレースを分析してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする。

[0022]

さらに、本発明のプログラムは、前記コンポーネント性能測定手段が、オペレーティング・システム等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用してソフトウェア・コンポーネントのシステム資源使用量を求めることを特徴とする。

[0023]

さらにまた、本発明のプログラムは、前記システム性能予測手段が、システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求め、ソフトウェア・コンポーネントおよび動作条件をキーとして前記性能データバースを検索してシステム資源使用量を求め、システム性能上重要なトランザクションについて処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせてトランザクションのシステム資源使用量を予測し、得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

[0024]

また、本発明のプログラムは、前記システム性能予測手段が、システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについて前記トランザクション性能予測手段により予測したシステム資源使用量をトランザクションの実

行比率と一緒にシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測することを特徴とする。

[0025]

さらに、本発明のプログラムは、前記システム資源使用量が、CPU使用時間であることを特徴とする。

[0026]

図1において、コンポーネント性能測定手段20は、カーネル・プローブとアプリケーション・プローブとを併用するイベント・トレース手法により、各ソフトウェア・コンポーネントのシステム資源使用量を測定する。このとき、アプリケーション・プローブは性能テスト・ドライバ・プログラム(以下、テスト・ドライバという)と測定対象コンポーネントとの境界を示すためにテスト・ドライバ中に挿入されるプローブであり、カーネル・プローブはテスト・ドライバが消費したシステム資源使用量の分析を可能とするためにオペレーティング・システムのカーネル中に挿入されるプローブである。

[0027]

このような測定を繰り返し、複数の動作条件下でのソフトウェア・コンポーネントのシステム資源使用量を調べ、ソフトウェア・コンポーネントおよび動作条件をキーとして、そのシステム資源使用量を性能予測の基礎となる性能データベース10に蓄えておく。

[0028]

システム性能の予測は、以下の手順により行う。

[0029]

1)システムで処理することになるトランザクションの処理内容を構成するソフトウェア・コンポーネントおよび要求から各ソフトウェア・コンポーネントが動作する際の動作条件を求める。

[0030]

2) ソフトウェア・コンポーネントおよび動作条件をキーとして性能データベース10を検索してシステム資源使用量を求める。

[0031]

ページ: 13/

3) システム性能上重要なトランザクションについて、処理に関与する全ソフトウェア・コンポーネントのシステム資源使用量を検索した結果を組み合わせ、そのトランザクションのシステム資源使用量を予測する。

[0032]

4) 前記3) で得られた結果を組み合わせてシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測する。

[0033]

このようにして、ソフトウェア・コンポーネントの性能測定を基にしたシステム 性能予測を可能にする。

[0034]

【発明の実施の形態】

以下、本発明の実施の形態について図面を参照しながら詳細に説明する。

[0035]

[第1の実施の形態]

図1を参照すると、本発明の第1の実施の形態に係るシステム性能予測方式は、各ソフトウェア・コンポーネントのシステム資源使用量を蓄える性能データベース10と、各ソフトウェア・コンポーネントのシステム資源使用量を測定して測定結果を性能データベース10に格納するコンポーネント性能測定手段20と、性能データベース10に蓄えられた各ソフトウェア・コンポーネントのシステム資源使用量からトランザクションのシステム資源使用量を予測するトランザクション性能予測手段30と、トランザクションのシステム資源使用量をシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測するシステム性能予測手段40とからなる。

[0036]

次に、このように構成された第1の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式の動作について説明する。

[0037]

図2に示すように、まず、評価対象システムによるトランザクションの処理には 、通信コンポーネントA、適用コンポーネントBおよびデータベースコンポーネ ントCの3種類のソフトウェア・コンポーネントが関与するものとする。

[0038]

図3は、通信コンポーネントAの動作を示すフローチャートである。通信コンポーネントAは、システム外部より処理要求メッセージの到着を待ち(ステップS 1 0 1)、処理要求メッセージを受け取ると(ステップS 1 0 2)、処理番号で示される処理を引数を付けて呼び出すことにより必要となる処理の一部を別のソフトウェア・コンポーネント(適用コンポーネントB)に依頼し(ステップS 1 0 3)、処理の戻り値を応答メッセージとして要求元に送信する(ステップS 1 0 4)。

[0039]

図4は、適用コンポーネントBの動作を示すフローチャートである。適用コンポーネントBに用意されている処理は、処理B1および処理B2の2種類である。処理B1では、引数で渡される番号をindexとしてデータベースコンポーネントCに検索要求を出し(ステップS201)、検索したレコードにあるvalueフィールドの値を戻り値とする(ステップS202)。また、処理B2では、第1引数で渡される番号をindexとするレコードのvalueフィールドを第2引数の値に変更するようにデータベースコンポーネントCに更新要求を出し(ステップS211)、更新要求が成功したか失敗したかを示す値を戻り値とする(ステップS211)、更新要求が成功したか失敗したかを示す値を戻り値とする(ステップS212)。適用コンポーネントBの処理が完了すると、その処理結果が応答メッセージとして通信コンポーネントAに戻され、そこからトランザクションの処理結果としてシステム外部に処理完了メッセージが送られる。

[0040]

図5は、適用コンポーネントBが用意している処理B1を外部から要求された際のトランザクション処理の全体動作を示すシーケンス図である。図5に示す通り、各ソフトウェア・コンポーネントとも、ソフトウェア・コンポーネント外(システム外部の場合もある)から処理要求を受け取ると処理を開始し、必要に応じて別のソフトウェア・コンポーネントに処理を依頼しならが自ソフトウェア・コンポーネントの処理を進め、これが完了すると要求元に処理結果を通知する、という動作を行う。

[0041]

ここで、各ソフトウェア・コンポーネントの処理に必要となるシステム資源使用量(本実施の形態では、CPU(Central Processing Unit)使用時間とする)は、以下の要因で決まることが分かっているものとする

[0042]

1) 通信コンポーネントAのCPU使用時間は、受信する処理要求メッセージに含まれる引数の数。

[0043]

2) 適用コンポーネントBのCPU使用時間は、処理内容(本実施の形態では、 処理B1または処理B2)。

[0044]

3) データベースコンポーネントCのCPU使用時間は、処理内容(本実施の形態では、検索または更新)。

[0045]

図6は、各々のソフトウェア・コンポーネントについて、性能としてCPU使用時間を測定するコンポーネント性能測定手段20の構成を示すブロック図である。コンポーネント性能測定手段20による測定の対象となるソフトウェア・コンポーネント(以下、測定対象コンポーネントという)22は、測定の対象となるシステム(以下、測定対象システムという)21の一部を構成しており、測定対象システム21は、測定対象システム21で発生したイベントを検出するカーネル・プローブ24が挿入されたオペレーティング・システム23と、測定対象コンポーネント22で発生したイベントを検出するアプリケーション・プローブ26が検出したイベントを時系列的にイベントを検出するアプリケーション・プローブ26が検出したイベントを時系列的にイベント・トレース28として記録するイベント記録手段27と、イベント・トレース28を分析して測定対象コンポーネント22が要求を処理するときのCPU使用時間を求める性能分析手段29とから構成されている。

[0046]

カーネル・プローブ 2 4 は、プログラムによる C P U 使用開始 (再開) イベントと使用終了 (中断) イベントとを検出する。

[0047]

テスト・ドライバ25は、測定対象コンポーネント22のCPU使用時間を左右する要因の内、処理要求を発行する側で制御可能な動作条件をパラメータとして入力した上で、測定対象コンポーネント22に対して処理要求(要求 a)を行い、その処理結果(応答 a)を受け取る。さらに、テスト・ドライバ25は、測定対象コンポーネント22が別のソフトウェア・コンポーネントに対して処理要求を行う場合は、その処理要求(要求 b)を受け取り、それに対して擬似的な処理結果(応答 b)を返す。また、テスト・ドライバ25内には、測定対象コンポーネント22に制御を移すイベント(①、③)、および測定対象コンポーネント22から制御が戻ったというイベント(②、④)を検出するアプリケーション・プローブ26を埋め込んでおく。

[0048]

図7は、適用コンポーネント測定用のテスト・ドライバ25を用いて適用コンポーネントBを駆動したときの動作を示すシーケンス図である。図7に示す通り、適用コンポーネントBが動作している期間(区切り)は、テスト・ドライバ25内に予め組み込まれているアプリケーション・プローブ26が出力するイベントにより知ることができる。

[0049]

性能測定においては、測定実施者が動作条件を与えてテスト・ドライバ25を動作させ、測定対象コンポーネント22を駆動する。この動作に伴って発生するイベントをイベント記録手段27で逐次記録していくことで、イベント・トレース28が作成される。

[0050]

図8は、イベント・トレース28の内容例を示す。このイベント・トレース28 を性能分析手段29によって分析することにより、イベント①からイベント②までの間のプログラム実行,およびイベント③からイベント④までのプログラム実行についてCPU使用時間を求めることができる。すなわち、イベント①からイ

ベント②までの時間は100であるが、この間の10はCPU使用を中断していたため、CPU使用時間は90であることがわかる。同様に、イベント③からイベント④までの期間についてのCPU使用時間は190であることが分かるので、前記動作条件下での測定対象コンポーネント22のCPU使用時間は290であることが求まる。

[0051]

同様に、テスト・ドライバ25に異なる動作条件を与えて同様の測定および分析を行うことで、測定対象コンポーネント22が異なる動作条件下で動作したときのCPU使用時間を求めることができる。

[0052]

このようにして得られる動作条件およびCPU使用時間の組を、性能データベース10に登録する。

[0053]

以上がコンポーネント性能測定手段20によって実行される性能測定手順である

[0054]

図9は、図2に示した通信コンポーネントA,適用コンポーネントBおよびデータベースコンポーネントCの3種類のソフトウェア・コンポーネントについて作成した性能データベース10の内容例を示す。

[0055]

なお、測定対象コンポーネント22によっては、テスト・ドライバ25の上位側 (処理要求を行う側) が測定対象システムの外部に存在する場合 (通信コンポーネントA) や、テスト・ドライバ25の下位側 (測定対象コンポーネント22が 出す処理要求を受け取り、擬似的な応答メッセージを返す側) が存在しない場合 (データベースコンポーネントC) もある。

[0056]

ソフトウェア・コンポーネントのシステム資源使用量を測定するとき、すなわち、テスト・ドライバ25と組み合わされた場合、そのソフトウェア・コンポーネントに対して処理を要求する上位コンポーネントや、そのソフトウェア・コンポ

ーネントからの要求を処理する下位コンポーネントの処理はテスト・ドライバ2 5が代行するので、実システムでは必要となる上位コンポーネントおよび下位コンポーネントが未完成の状態でも性能測定が可能となる点が、本実施の形態の特徴の1つである。

[0057]

次に、システム性能予測手段40により実行される評価対象システムの性能予測 について説明する。

[0058]

一般に、システムの性能予測は、1トランザクションの処理に要するシステム資源使用量(CPU使用時間など)を入力とし、複数のトランザクションを並行して実行した場合の性能(スループット,トランザクションのレスポンス時間,システム資源の使用率)を予測するもので、待ち行列網モデルやシミュレーションモデルを用いたツール(システム性能予測モデル)が既存技術として存在している(例えば、前記非特許文献1参照))。システム性能予測手段40による性能予測で重要な点は、システム性能予測モデルに入力するデータ、すなわち1トランザクションの処理に要するシステム資源使用量を、性能データベース10から作成する点にある。

[0059]

まず、図2に示したトランザクションについて、CPU使用時間を予測する手順を示す。図2より、通信コンポーネントA、適用コンポーネントB、データベースコンポーネントCの各ソフトウェア・コンポーネントの動作条件は、以下の通りであることが分かる。

[0060]

1) 通信コンポーネントAは、引数を1つ含む処理要求メッセージを受け取る。

$[0\ 0\ 6\ 1]$

2) 適用コンポーネントBは、処理B1を行う。

[0062]

3) データベースコンポーネントCは、検索処理を行う。

[0063]

ソフトウェア・コンポーネントおよび動作条件をキーとして図9に示す性能データベース10を検索すると、通信コンポーネントA、適用コンポーネントBおよびデータベースコンポーネントCのCPU使用時間は、それぞれ10、5、50であることがわかり、図10に示すようなシーケンス図が得られる。図10から明らかなとおり、トランザクション全体のCPU使用時間は各ソフトウェア・コンポーネントのCPU使用時間の和となることから、図2に示すトランザクションを処理するために必要なCPU使用時間は65となることが予測される。

[0064]

このようにして得られたトランザクションのCPU使用時間を、従来技術によるシステム性能予測モデルに入力し、システム全体の性能(主にはスループットとレスポンス時間との関係)を予測する。

[0065]

また、図11に示す別のトランザクションの性能も、前記の手順と同様に、トランザクションの処理内容より予測することができる。すなわち、各ソフトウェア・コンポーネントおよび動作条件(通信コンポーネントAは引数を2つ含む処理要求メッセージを受け取る、適用コンポーネントBは処理B2を行う、データベースコンポーネントCは更新処理を行う)より、各ソフトウェア・コンポーネントのCPU使用時間はそれぞれ15,10,70であり、図12に示すシーケンス図からトランザクション全体の処理に要するCPU使用時間は95であることが予測できる。

[0066]

このようにして得られたトランザクションのCPU使用時間を、従来技術によるシステム性能予測モデルに入力し、システム全体の性能(主にはスループットとレスポンス時間との関係)を予測する。

[0067]

このように、コンポーネント性能測定手段20による性能測定を様々な動作条件下で行い、性能データベース10を充実させておくと、新たなソフトウェア・コンポーネントの性能測定手順を行うことなく、様々なトランザクションを処理するシステム全体のCPU使用時間を迅速に予測することが可能となる。すなわち

、システム設計時に規定されるトランザクションの処理内容から各ソフトウェア・コンポーネントの動作条件を抽出して性能データベース10を検索し、その結果を合計すればトランザクション全体を処理するのに要するCPU使用時間を予測することができる。

[0068]

第1の実施の形態によれば、各ソフトウェア・コンポーネントのシステム資源使用量を別個に測定した結果を組み合わせてシステム全体のシステム資源使用量を 予測するため、複数のソフトウェア・コンポーネントを組み合わせて構築される システム全体のシステム資源使用量を、実システムを構築することなく予測でき るという効果がある。

[0069]

また、測定結果として性能データベース10に格納されるのが、各種のトランザクションの処理で共通的に行われるソフトウェア・コンポーネントの基本動作の性能であるため、異なるトランザクションのシステム資源使用量を予測する際にも利用できることから、性能データベース10を構築しておくことにより、様々なソフトウェア・コンポーネント構成のシステムや、様々なトランザクションを処理するシステムについてシステム資源使用量を予測することができるという効果がある。

[0070]

[第2の実施の形態]

図13は、本発明の第2の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式の構成を示すブロック図である。本実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、図1に示した第1の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式におけるアプリケーション・プローブ26とカーネル・プローブ24とを併用するイベント・トレース28を利用するコンポーネント性能測定手段20に代えて、オペレーティング・システム23等の基本ソフトウェアが提供するシステム資源使用量計測機能を利用するコンポーネント性能測定手段20,を用いるようにしたものである。システム資源使

用量計測機能は、各プログラムが実行開始時点から消費しているCPU使用時間を累計しており、この値(以下、CPU消費時間累計値という)をプログラム中から調べられるようになっているため、測定開始点(図7の①や③)および測定終了点(図7の②や④)でCPU消費時間累計値を調べればCPU使用時間を予測することができる。すなわち、②一①と④一③との和がCPU使用時間となるわけである(式中の①は、図7の①の時点で調べたCPU消費時間累計値を示す。②、③、④も同様)。

[0071]

システムで処理するトランザクションが複数種類あり、それらの実行比率がシステム設計情報として予め規定されているときは、各々のトランザクションについてトランザクション性能予測手段30により予測したCPU使用時間を、トランザクションの実行比率と一緒にシステム性能予測モデルに入力することにより性能予測を行う。

[0072]

[第3の実施の形態]

図14は、本発明の第3の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式の構成を示すブロック図である。本実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、図1に示した第1の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式を搭載するコンピュータ100に対してシステム性能予測プログラム200を付加するようにした点だけが異なる。したがって、その他の特に言及しない部分には同一符号を付して、それらの詳しい説明を省略する。

[0073]

システム性能予測プログラム 2 0 0 は、コンピュータ 1 0 0 に読み込まれ、コンピュータ 1 0 0 の動作を、性能データベース 1 0 , コンポーネント性能測定手段 2 0 , トランザクション性能予測手段 3 0 , およびシステム性能予測手段 4 0 として制御する。システム性能予測プログラム 2 0 0 の制御によるコンピュータ 1 0 0 の動作は、第 1 の実施の形態におけるソフトウェア・コンポーネントの性能

測定を基にしたシステム性能予測方式の動作と全く同様になるので、その詳しい 説明を割愛する。

[0074]

[第4の実施の形態]

図15は、本発明の第4の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式の構成を示すブロック図である。本実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式は、図13に示した第2の実施の形態に係るソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式を搭載するコンピュータ100に対してシステム性能予測プログラム200'を付加するようにした点だけが異なる。したがって、その他の特に言及しない部分には同一符号を付して、それらの詳しい説明を省略する。

[0075]

システム性能予測プログラム 200'は、コンピュータ100に読み込まれ、コンピュータ100の動作を、性能データベース10,コンポーネント性能測定手段20',トランザクション性能予測手段30,およびシステム性能予測手段40として制御する。システム性能予測プログラム200'の制御によるコンピュータ100の動作は、第2の実施の形態におけるソフトウェア・コンポーネントの性能測定を基にしたシステム性能予測方式の動作と全く同様になるので、その詳しい説明を割愛する。

[0076]

【発明の効果】

第1の効果は、複数のソフトウェア・コンポーネントを組み合わせて構築されるシステム全体の性能を、実システムを構築することなく予測できることである。その理由は、各ソフトウェア・コンポーネントの性能を別個に測定した結果を組み合わせてシステム全体の性能を予測するためである。

[0077]

第2の効果は、性能データベースを構築しておくことにより、様々なソフトウェア・コンポーネント構成のシステムや、様々なトランザクションを処理するシス

テムについて性能予測を行うことができることである。その理由は、測定結果として性能データベースに格納されるのが、各種のトランザクションの処理で共通的に行われるソフトウェア・コンポーネントの基本動作の性能であるため、異なるトランザクションの処理性能を予測する際にも利用できるためである。

【図面の簡単な説明】

【図1】

本発明の第1の実施の形態に係るソフトウェア・コンポーネントの性能測定を基 にしたシステム性能予測方式の構成を示すブロック図である。

【図2】

通信コンポーネント、適用コンポーネントおよびデータベースコンポーネントが 関与するトランザクションの処理の一例を説明する図である。

【図3】

図2中の通信コンポーネントの動作を示すフローチャートである。

【図4】

図2中の適用コンポーネントの動作を示すフローチャートである。

【図5】

図2中の適用コンポーネントが用意している処理を外部から要求された際の全体 動作を示すシーケンス図である。

【図6】

図1中のコンポーネント性能測定手段の一例を示すブロック図である。

【図7】

図6中のテスト・ドライバを用いて適用コンポーネントを駆動したときの動作を示すシーケンス図である。

【図8】

図6中のイベント・トレースの内容例を示す図である。

【図9】

図2に示した3種類のソフトウェア・コンポーネントについて作成した性能デー タベースの内容例を示す図である。

【図10】

図2に示したトランザクション全体のCPU使用時間が各ソフトウェア・コンポーネントのCPU使用時間の和となることを示すシーケンス図である。

【図11】

通信コンポーネント、適用コンポーネントおよびデータベースコンポーネントが 関与するトランザクションの処理の他の例を説明する図である。

【図12】

図11に示したトランザクション全体のCPU使用時間が各ソフトウェア・コンポーネントのCPU使用時間の和となることを示すシーケンス図である。

【図13】

本発明の第2の実施の形態に係るソフトウェア・コンポーネントの性能測定を基 にしたシステム性能予測方式の構成を示すブロック図である。

【図14】

本発明の第3の実施の形態に係るソフトウェア・コンポーネントの性能測定を基 にしたシステム性能予測方式の構成を示すブロック図である。

【図15】

本発明の第4の実施の形態に係るソフトウェア・コンポーネントの性能測定を基 にしたシステム性能予測方式の構成を示すブロック図である。

【符号の説明】

- 10 性能データベース
- 20.20' コンポーネント性能測定手段
- 21 測定対象システム
- 22 測定対象コンポーネント
- 23 オペレーティング・システム
- 24 カーネル・プローブ
- 25 テスト・ドライバ
- 26 アプリケーション・プローブ
- 27 イベント記録手段
- 28 イベント・トレース
- 29 性能分析手段

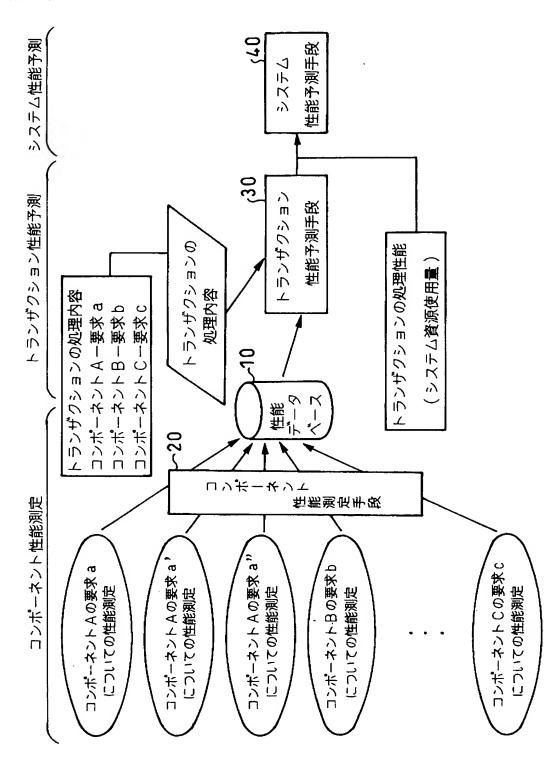


- 30 トランザクション性能予測手段
- 40 システム性能予測手段
- 100 コンピュータ
- 200, 200' システム性能予測プログラム
- A 通信コンポーネント
- B 適用コンポーネント
- B1, B2 処理
- C データベースコンポーネント

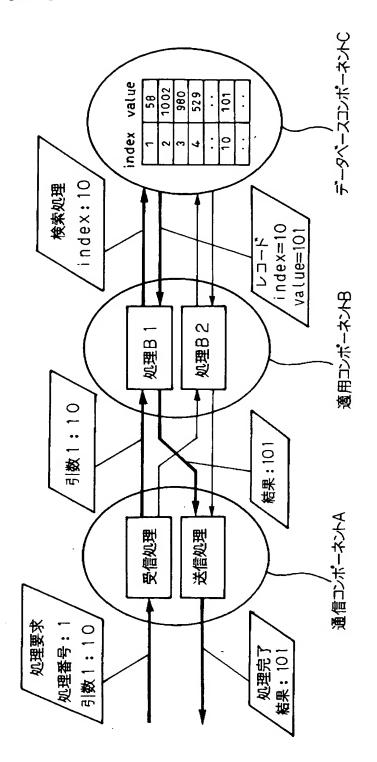


【書類名】 図面

【図1】

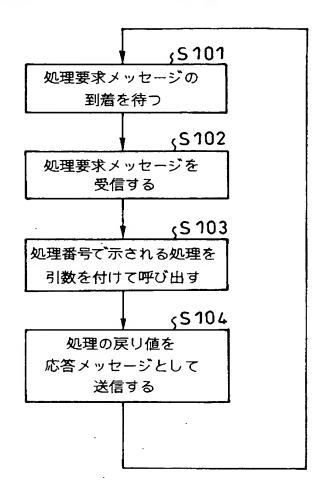




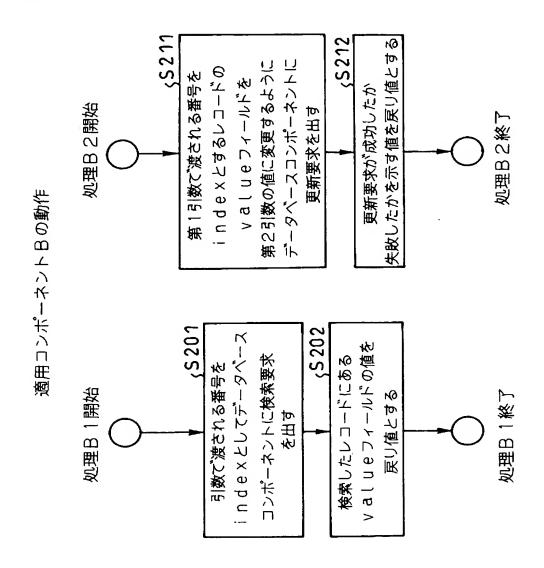


【図3】

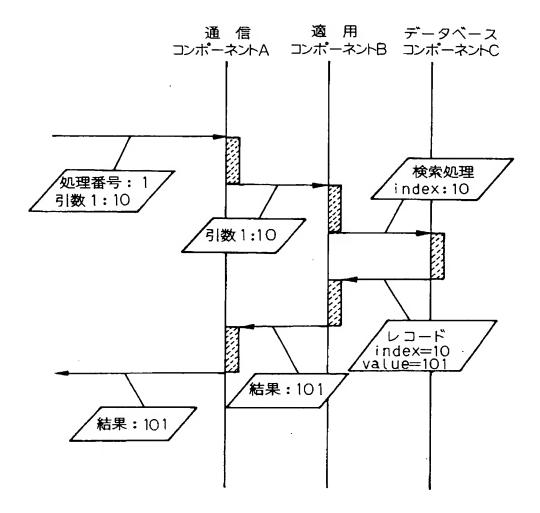
通信コンポーネントAの動作



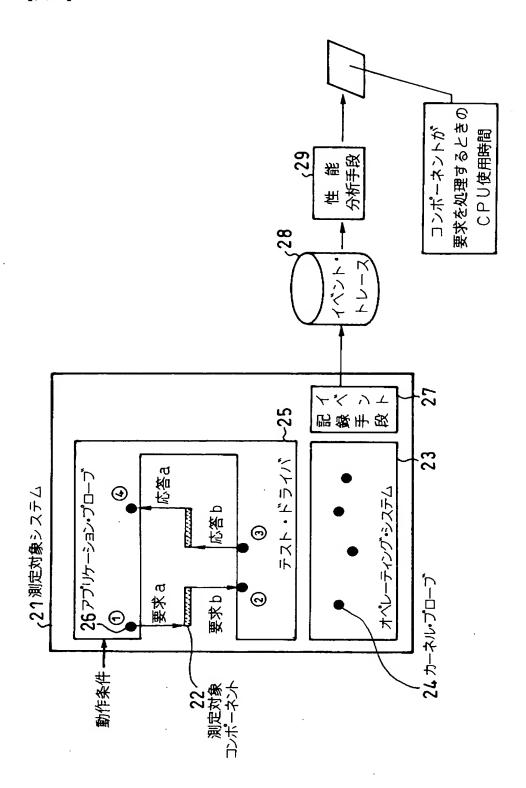
【図4】



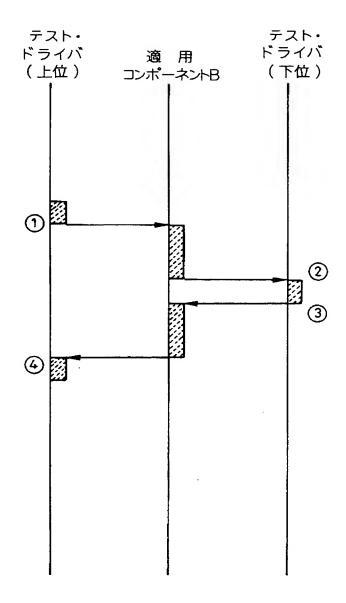
【図5】



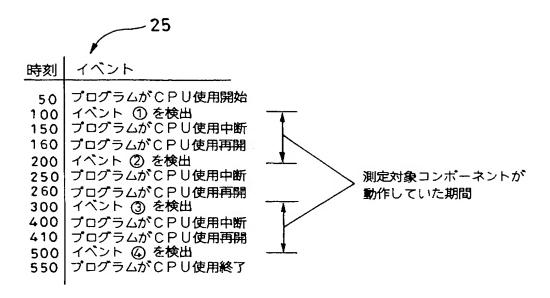
【図6】



【図7】



【図8】



【図9】

通信コンポーネントA

動作条件	CPU使用時間
引数1個	10
引数2個	1 5

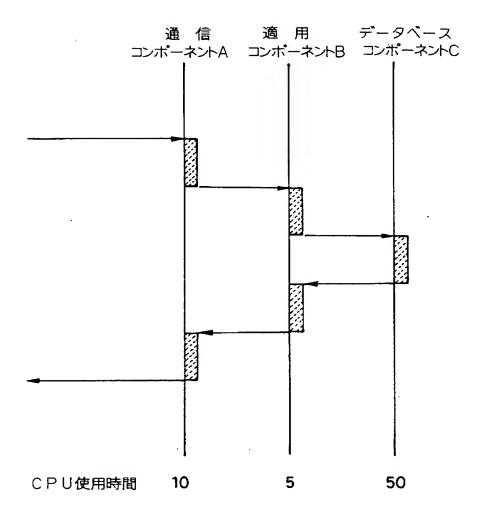
適用コンポーネントB

動作条件	CPU使用時間
処理B1	5
処理B 2	10

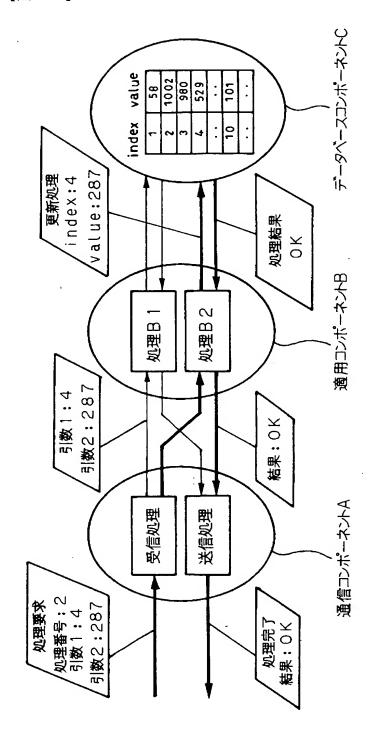
データベース コンポーネント C

動作条件	CPU使用時間
検索	50
更新	70

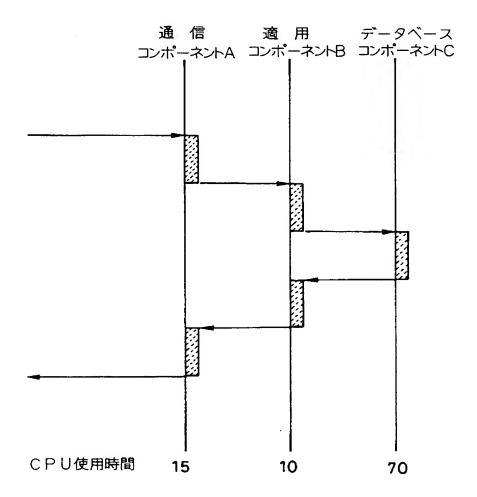
【図10】



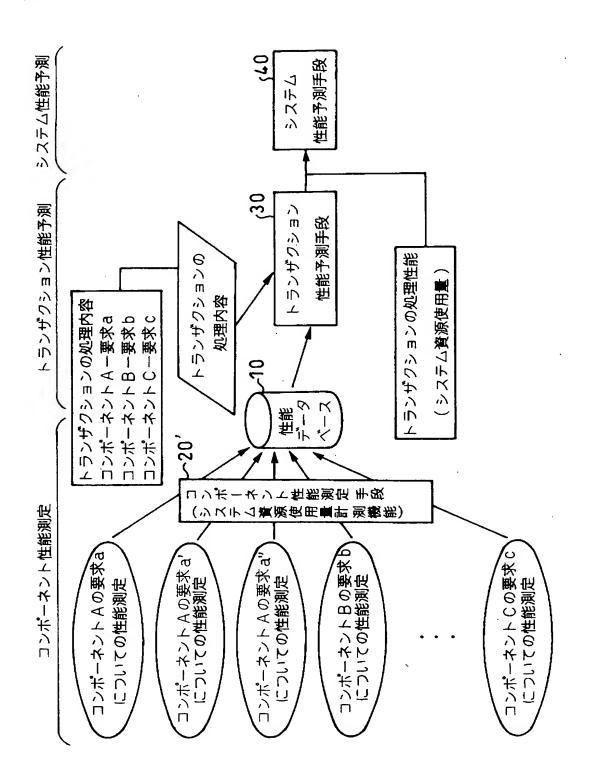
【図11】



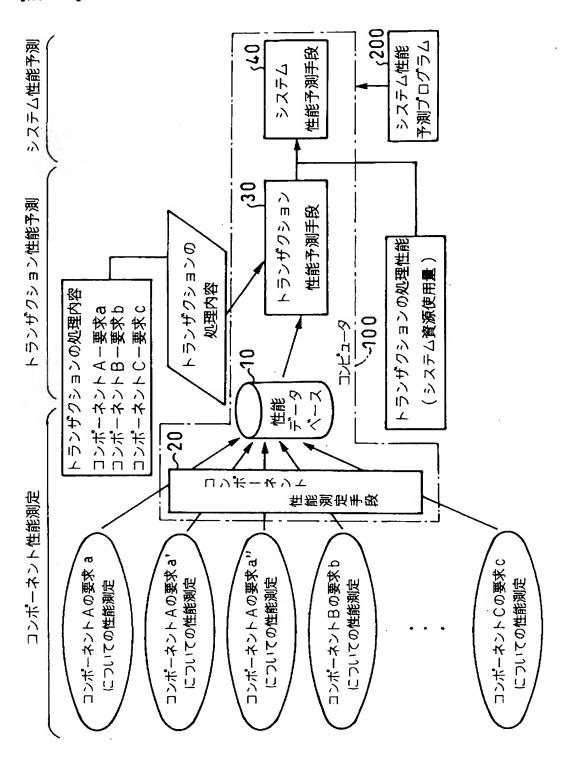
【図12】



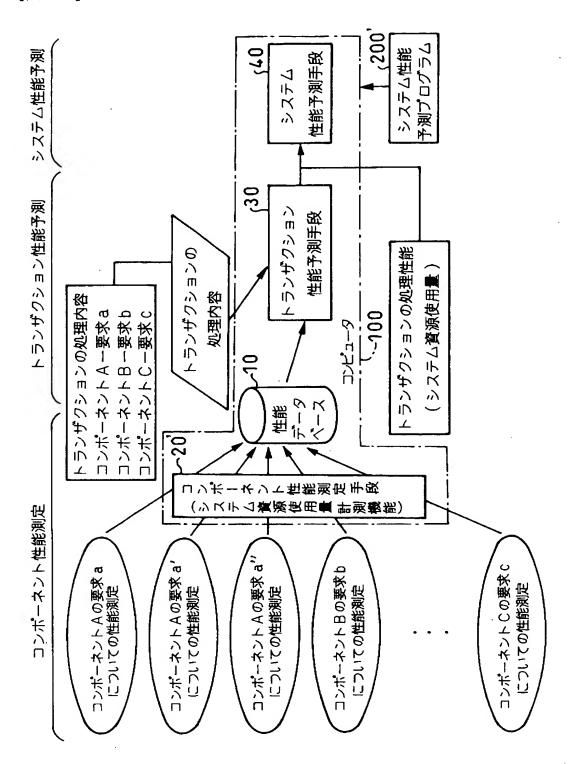
【図13】



【図14】



【図15】



【書類名】 要約書

【要約】

【課題】ソフトウェア・コンポーネントの性能を予め測定しておき、システム全体の性能を既に測定されたソフトウェア・コンポーネントの性能を組み合わせて予測する。

【解決手段】コンポーネント性能測定手段20は、各ソフトウェア・コンポーネントのシステム資源使用量を測定して測定結果を性能データベース10に格納する。トランザクション性能予測手段30は、性能データベース10に蓄えられた各ソフトウェア・コンポーネントのシステム資源使用量からトランザクションのシステム資源使用量を予測する。システム性能予測手段40は、トランザクションのシステム資源使用量をシステム性能予測モデルに入力することによりシステム全体のシステム資源使用量を予測する。

【選択図】 図1

ページ: 1/E

認定・付加情報

特許出願の番号

特願2003-008936

受付番号

5 0 3 0 0 0 6 4 9 7 8

書類名

特許願

担当官

第七担当上席 0096

作成日

平成15年 1月20日

<認定情報・付加情報>

【提出日】

平成15年 1月17日

次頁無

特願2003-008936

出願人履歴情報

識別番号

[000004237]

1. 変更年月日 [変更理由]

更埋田」 住 所

氏 名

1990年 8月29日

新規登録

東京都港区芝五丁目7番1号

日本電気株式会社